

## 输入 30V 耐压具有 OVP 功能线性锂电池充电芯片 CJ4060HD

### 1. 特点

- 输入电源端口最高耐压可达 30V
- 输入电源电压 6.5V 时芯片 OVP
- 高达 600mA 的可编程充电电流
- 恒定电流/恒定电压操作，有温度自适应  
可实现充电速率最大化
- 精度达到±1%的预设充电电压
- 自动再充电
- 充电状态双输出、无电池和故障状态显示
- C/10 充电终止
- 2.9V 涓流充电
- 软启动限制了浪涌电流
- BAT 反接保护
- 采用 SOT23-5 封装

### 2. 应用

- 电子烟、PAD、数码相机
- GPS 便携式设备、各种充电器

### 3. 绝对最大额定值

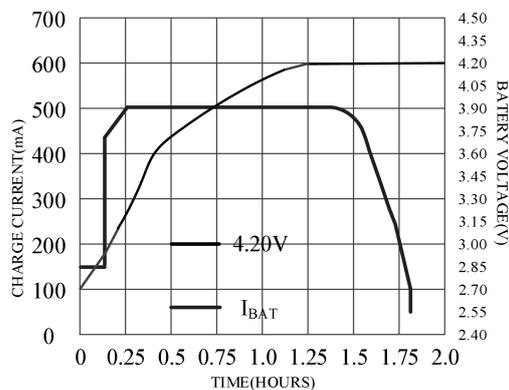
- 输入电源电压 ( $V_{CC}$ ): -0.3V~30V
- PROG: -0.3V~10V
- BAT: -0.3V~15V
- $\overline{CHRG}$ : -0.3V~30V
- Power: -0.3V~30V
- BAT 短路持续时间: 连续
- BAT 引脚电流: 600mA
- PROG 引脚电流: 600uA
- 最大结温: 165°C
- 工作环境温度范围: -40°C~85°C
- 贮存温度范围: -65°C~125°C
- 引脚温度 (焊接时间 10 秒): 260°C

### 4. 描述

CJ4060HD 是一款输入耐压高达 30V，具有电源 OVP 功能的 600mA 单节锂离子电池线性充电器，其采用了恒定电流/恒定电压的充电模式。

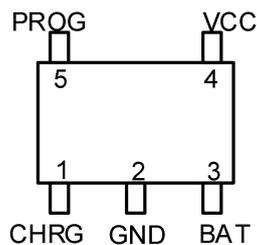
CJ4060HD 采用了内部 PMOSFET 架构，加防倒充电路，不需要外部隔离二极管。热反馈可对充电电流进行自适应调节，以便在大功率操作或高环境温度条件下对芯片充电电流加以限制。充满截止电压为 4.2V (4.05V, 4.1V, 4.35V, 4.4V 可定制)。而充电电流可通过一个电阻器进行外部设置。当充电电流在达到最终浮充电压之后降至设定值 1/10 时，CJ4060HD 将自动终止充电循环。当输入电压掉电后，CJ4060HD 自动进入一个低电流状态，将电池漏电流降至 0.1uA 以下。CJ4060HD 的其他特点包括欠压闭锁、自动再充电和一个用于指示充电、结束的 LED 状态引脚。CJ4060HD 采用 SOT23-5 封装形式。

### 5. 典型应用充电电压电流曲线



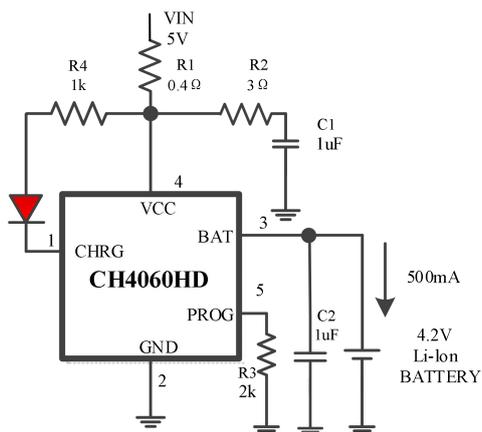
## 6. 引脚功能/信息

SOT23-5	引脚名称	引脚功能
1	$\overline{CHRG}$	充电中状态指示端，充电中低电平，下拉至 GND，充满后高阻态。
2	GND	地线
3	BAT	电池正极连接端，充电电流输出端
4	VCC	输入电压正输入端
5	PROG	恒流充电电流设置



CJ4060HD

## 7. 典型电路



电流 500mA，支持 30V 上电充电典型应用图

## 8. 封装/订购信息

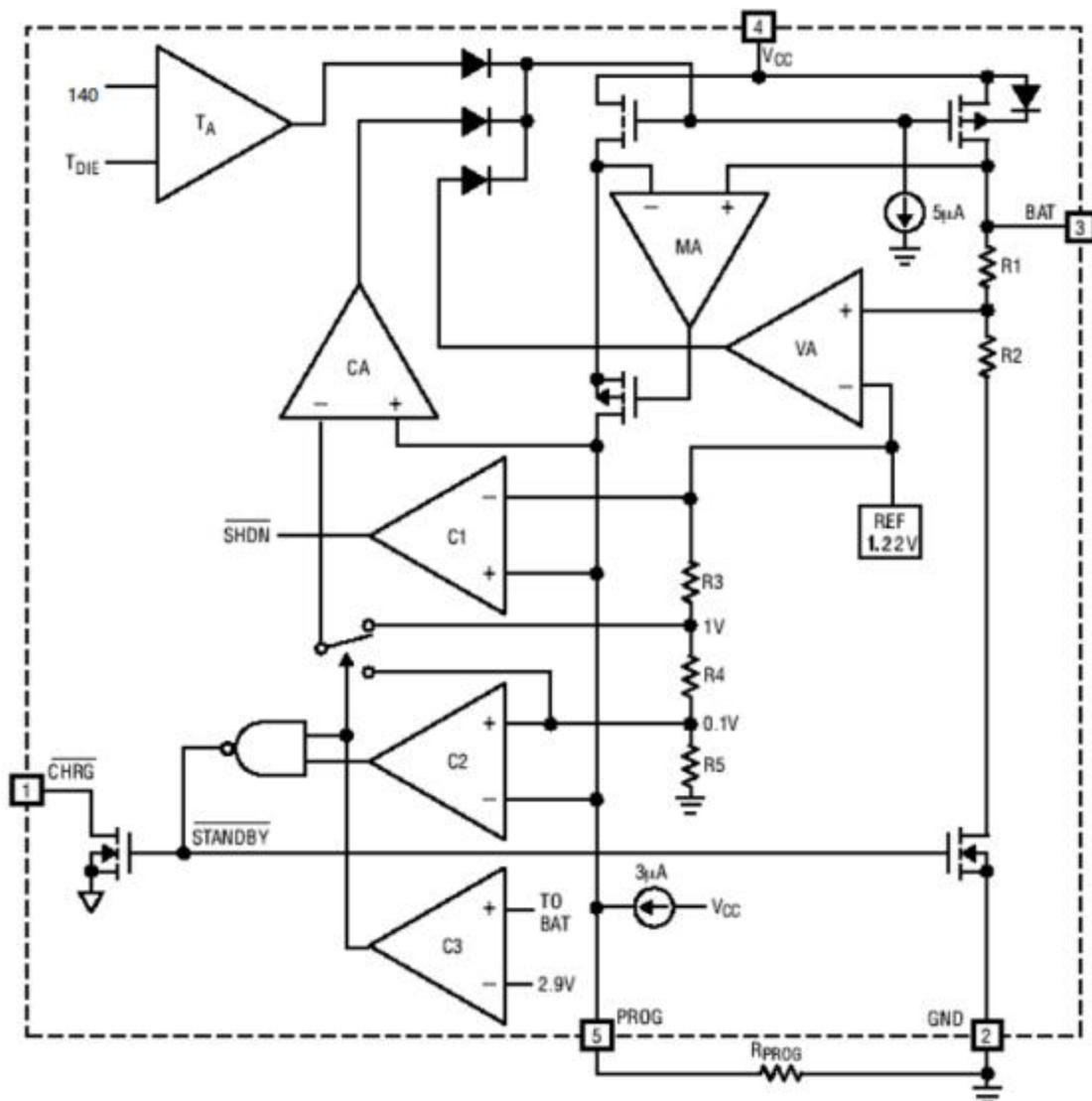
订单型号	BAT 电压 (V)	封装形式	打印标记	包装/数量
CJ4060HD	4.2	SOT23-5	C60HD	盘装/3000pcs

## 9. 电特性

凡表注●表示该指标适合整个工作温度范围，否则仅指  $T_A=25^{\circ}\text{C}$ ， $V_{CC}=5\text{V}$ ，除特别注明。

符号	参数	条件		最小值	典型值	最大值	单位
$V_{CC}$	输入电源工作电压		●		5		V
$V_{acc}$	输入电源最大耐压		●		30		V
$V_{ovp}$	输入电源 OVP 电压	从 $V_{CC}$ 低至高	●		6.5		V
$\Delta V_{ovp}$	输入电源 OVP 迟滞电压		●		500		mV
$I_{CC}$	输入电源电流	充电模式， $R_{PROG}=2\text{K}$	●		120		$\mu\text{A}$
		待机模式（充电终止）	●		100		$\mu\text{A}$
		停机模式（ $R_{PROG}$ 未连， $V_{CC}<V_{BAT}$ ， $V_{CC}<V_{UV}$ ）	●		75		$\mu\text{A}$
$V_{FLOAL}$	稳定输出（浮充）电压	$0^{\circ}\text{C}\leq T_A\leq 85^{\circ}\text{C}$		4.306	4.35	4.394	V
				4.158	4.2	4.242	V
$I_{BAT}$	BAT 引脚电流： （电流模式测试条件是 $V_{BAT}=4.0\text{V}$ ）	$R_{PROG}=2\text{K}$ ，电流模式	●		500		mA
		待机模式， $V_{BAT}=V_{FLOAL}$	●		-2	-6	$\mu\text{A}$
		停机模式（ $R_{PROG}$ 未连）			$\pm 1$	$\pm 2$	$\mu\text{A}$
		睡眠模式， $V_{CC}=0\text{V}$			-1	-2	$\mu\text{A}$
$I_{TRIKL}$	涓流充电电流	$V_{BAT}<V_{TRIKL}$ $R_{PROG}=2\text{K}$	●		100		mA
$V_{TRIKL}$	涓流充电门限电压	$R_{PROG}=2\text{K}$ ， $V_{BAT}$ 上升			2.8		V
$V_{TRHYS}$	涓流充电迟滞电压	$R_{PROG}=2\text{K}$			150		mV
$V_{UV}$	$V_{CC}$ 欠压闭锁门限	从 $V_{CC}$ 低至高	●		3.80		V
$V_{UVHYS}$	$V_{CC}$ 欠压闭锁迟滞		●		280		mV
$V_{ASD}$	$V_{CC}-V_{BAT}$ 闭锁门限电压	$V_{CC}$ 从低到高			140		mV
		$V_{CC}$ 从高到低			100		mV
$I_{TERM}$	C/10 终止电流门限	$R_{PROG}=2\text{K}$	●		50		mA
$V_{PROG}$	PROG 引脚电压	$R_{PROG}=2\text{K}$ ，电流模式	●	0.9	1.0	1.1	V
$V_{\overline{CHRG}}$	$\overline{CHRG}$ 引脚输出低电压	$I_{\overline{CHRG}}=5\text{mA}$			0.5		V
$\Delta V_{RECHRG}$	再充电电池门限电压	$V_{FLOAL}-V_{RECHRG}$			100		mV
$T_{LIM}$	限定温度模式中的结温				145		$^{\circ}\text{C}$
$R_{ON}$	功率 FET“导通”电阻（在 $V_{CC}$ 与 $BAT$ 之间）				700		$\text{m}\Omega$
$t_{SS}$	软启动时间	$I_{BAT}=0$ 至 $I_{BAT}$ 设定值			20		$\mu\text{s}$
$t_{RECHARGE}$	再充电比较器滤波时间	$V_{BAT}$ 高至低			1.2		ms
$t_{TERM}$	终止比较器滤波时间	$I_{BAT}$ 降至 $I_{CHARGE}/10$ 以下			1.2		ms
$I_{PROG}$	PROG 引脚上拉电流				1.0		$\mu\text{A}$

## 10. 方框图



## 11. 工作原理

CJ4060HD 是专门为一节锂离子或锂聚合物电池而设计的线性充电器电路，利用芯片内部的功率晶体管对电池进行涪流、恒流和恒压充电。充电电流可以用外部电阻编程设定，最大持续充电电流可达 600mA，不需要另加阻流二极管和电流检测电阻。CJ4060HD 包含一个漏极开路输出的状态指示输出端，充电状态指示端  $\overline{CHRG}$ 。芯片内部的功率管理电路在芯片的结温超过 145°C 时自动降低充电电流，这个功能可以使用户最大限度的利用芯片的功率处理能力，不用担心芯片过热而损坏芯片或者外部元器件。这样，用户在设计充电电流时，可以不用考虑最坏情况，而只是根据典型情况进行设计就可以了，因为在最坏情况下，CJ4060HD 会自动减小充电电流。

当输入电压大于电源低电压检测阈值和芯片使能输入端接高电平时，CJ4060HD 开始对电池充电， $\overline{CHRG}$  管脚输出低电平，表示充电正在进行。如果电池电压低于 2.8V，CJ4060HD 采用涪流对电池进行预充电。当电池电压超过 2.8V 时，充电器采用恒流模式对电池充电，充电电流由 PROG 管脚和 GND 之间的电阻  $R_{PROG}$  确定。当电池电压接近 4.2V

电压时，充电电流逐渐减小，CJ4060HD 进入恒压充电模式。当充电电流减小到充电结束阈值时，充电周期结束， $\overline{CHRG}$  端输出高阻态。

充电结束阈值是恒流充电电流的 10%。当电池电压降到再充电阈值以下时，自动开始新的充电周期。芯片内部的高精度的电压基准源，误差放大器和电阻分压网络确保电池端调制电压的精度在 1% 以内，满足了锂离子电池和锂聚合物电池的要求。当输入电压掉电时，充电器进入低功耗的睡眠模式，电池端消耗的电流小于 0.1 $\mu$ A，从而增加了待机时间。

### 11.1 输入电源电压 OVP

CJ4060HD 具有输入电源电压 OVP 的功能，在 Vcc 输入电压达到 6.5V 时，芯片 OVP 保护，此时芯片停机，停止向电池充电；当电源电压再从 6.5V 降低到约 6.1V 时，芯片重新进入工作状态。

### 11.2 充电电流的设定

充电电流是采用一个连接在 PROG 引脚与地之间的电阻器来设定。客户应用中，可根据需求选取合适大小的 R<sub>PROG</sub> 阻值。

$$R_{\text{PROG}} = \frac{1000}{I_{\text{BAT}}}$$

R<sub>PROG</sub> 与充电电流的关系确定可参考下表：（SOT23-5 封装控制在 600mA 以内）

R <sub>PROG</sub> (K)	I <sub>BAT</sub> (mA)
30	30
20	50
10	100
2	500
1.6	600

### 11.3 充电终止

当充电电流在达到最终浮充电压之后降至设定值的 1/10 时，充电循环被终止。该条件是通过采用一个内部滤波比较器对 PROG 引脚进行监控来检测的。当 PROG 引脚电压降至 100mV 以下的时间超过 t<sub>TERM</sub>（一般为 1ms）时，充电被终止。（注：C/10 终止在涓流充电和热限制模式中失效）。

充电时，BAT 引脚上的瞬变负载会使 PROG 引脚电压在 DC 充电电流降至设定值的 1/10 之间短暂地降至 100mV 以下。终止比较器上的 1ms 滤波时间（t<sub>TERM</sub>）确保这种性质的瞬变负载不会导致充电循环过早终止。一旦平均充电电流降至设定值的 1/10 以下，CJ4060HD 即终止充电循环并停止通过 BAT 引脚提供任何电流。在这种状态下，BAT 引脚上的所有负载都必须由电池来供电。

在待机模式中，CJ4060HD 对 BAT 引脚电压进行连续监控。如果该引脚电压降到再充电门限（V<sub>RECHRG</sub>）以下，则充电循环开始并再次向电池供应电流。

### 11.4 充电状态指示器

CJ4060HD 有一个漏极开路状态指示输出端， $\overline{CHRG}$ 。当充电器处于充电状态时， $\overline{CHRG}$  被拉到低电平，在其它状态， $\overline{CHRG}$  处于高阻态。当电池的温度处于正常温度范围之外， $\overline{CHRG}$  输出高阻态。

当TEMP端典型接法使用时，当电池没有接到充电器时，表示故障状态：红灯和绿灯都不亮。

在TEMP端接GND时，电池温度检测不起作用，当电池没有接到充电器时， $\overline{CHRG}$  输出脉冲信号表示没有安装电池。当电池连接端BAT管脚的外接电容为10uF时  $\overline{CHRG}$  闪烁周期约1-2秒。

当不用状态指示功能时，将不用的状态指示输出端接到地。

充电状态	红灯 $\overline{CHRG}$
正在充电状态	亮
电池充满状态	灭
欠压，过压等故障状态	灭
BAT端接10uF电容，无电池	红灯闪烁T=1-2 S

## 11.5 自动再充电

一旦充电循环被终止，CJ4060HD 立即采用一个具有 1ms 滤波时间 ( $t_{RECHARGE}$ ) 的比较器来对 BAT 引脚上的电压进行连续监控。当电池电压降至充满电压-100mV (约 4.1V) 以下时，充电循环重新开始。这确保了电池被维持在 (或接近) 一个满充电状态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中， $\overline{CHRG}$  引脚输出进入一个强下拉状态。

## 11.6 热限制

如果芯片温度升至约 145°C 的预设值以上，则一个内部热反馈环路将减小设定的充电电流，直到 165°C 以上减小电流至 0。该功能可防止 CJ4060HD 过热，并允许用户提高给定电路板功率处理能力的上限而没有损坏 CJ4060HD 的风险。在保证充电器将在最坏情况下自动减小电流的前提下，可根据典型 (而不是最坏情况) 环境温度来设定充电电流。

## 11.7 充电电流软启动

CJ4060HD 包括一个用于在充电循环开始时最大限度地减小涌入电流的软启动电路。当一个充电循环被启动时，充电电流将在 20uS 左右的时间里从 0 上升至满幅全标度值。在启动过程中，这能够起到最大限度地减小电源上的瞬变电流负载的作用。

## 11.8 欠压闭锁

一个内部欠压闭锁电路对输入电压进行监控，并在  $V_{CC}$  升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO 电路将使充电器保持在停机模式。如果 UVLO 比较器发生跳变，则在  $V_{CC}$  升至比电池电压高 140mV 之前充电器将不会退出停机模式。

## 11.9 手动停机

在充电循环中的任何时刻都能通过去掉  $R_{PROG}$  (从而使 PROG 引脚浮置) 来把 CJ4060HD 置于停机模式。这使得电池漏电流降至 0.1 $\mu$ A 以下。

如果 CJ4060HD 处于欠压闭锁模式，则  $\overline{CHRG}$  引脚呈高阻抗状态：要么  $V_{CC}$  高出 BAT 引脚电压的幅度不足 140mV，要么施加在  $V_{CC}$  引脚上的电压不足。

## 11.10 自动再启动

一旦充电循环被终止，CJ4060HD 立即采用一个具有 1ms 滤波时间 ( $t_{RECHARGE}$ ) 的比

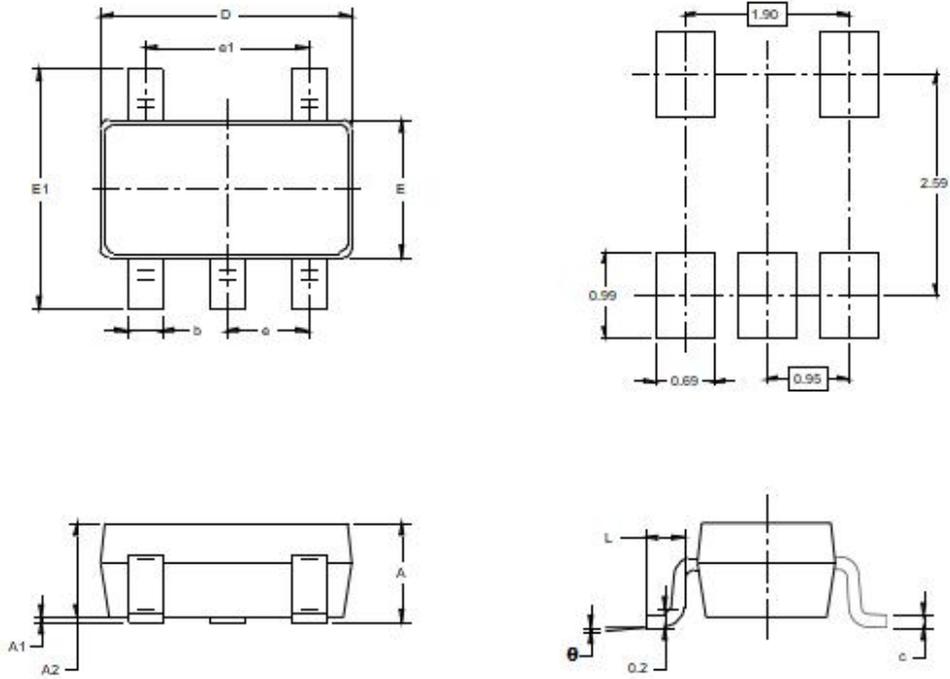
较器来对 **BAT** 引脚上的电压进行连续监控。当电池电压降至  $V_{RECHRG}$  以下时，充电循环重新开始。这确保了电池被维持在（或接近）一个满充电状态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中，**CHRG** 引脚输出进入一个强下拉状态。

### 11.11 增加热调节电流

降低内部 **MOSFET** 两端的压降能够显著减少 **IC** 中的功耗。在热调节期间，这具有增加输送至电池的电流的作用。对策之一是通过一个外部元件（例如一个电阻器或二极管）将一部分功率耗散掉，详见典型应用。

## 12. 封装描述

### SOT-23-5 封装



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	MIN	MAX	MIN	MAX
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950 BSC		0.037 BSC	
e1	1.900 BSC		0.075 BSC	
L	0.300	0.600	0.012	0.024
$\theta$	0°	8°	0°	8°